

CS 315-01 Lab RISC-V Assembly L1

Functions continued

RISC-V Registers

X0	ZERO	always zero
X1	RA	return address
X2	SP	stack pointer
X3	GP	
X4	FP	not going to use

d	a0 - a7	args and return value
t	t0 - t6	temp
s	s0 - s11	saved

caller saved regs

a0 - a7 , t0 - t6 , ra

callee saved regs

s0 - s11 , sp

Review
of function calling



foo:

addi sp,sp,-16

sd ra,(sp)
sd so,8(sp)

;

call bar

add

;

;

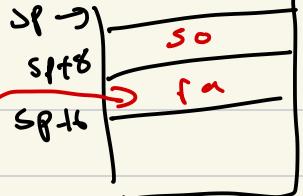
;

;

ld so,8(sp)
ld ra,(sp)
addi sp,sp,16
ret

PC=RA
(main)

multiple
of 16



bar:

add a0,a0,a0

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

;

Typical function call steps (complex)

- ① Allocate stack space

addi \$p, \$p, -X X is ≥ 16
and a multiple of 16

- ② Save RA on stack

sd ra, (\$p)

- ③ save any callee-saved regs

- ④ computation

- ⑤ save any used caller-saved regs

- ⑥ put values into args: adjal, ...

- ⑦ call func

- ⑧ use / store a0 (return value)

- ⑨ restore callee-saved regs from
step ④

- ⑩ computation

- ⑪ put return value into a0

(11) restore and collect saved reg

(12) restore rm

(13) deallocate the stack

addi sp,sp,X

(17) ret